



PATENT ABSTRACTS OF JAPAN

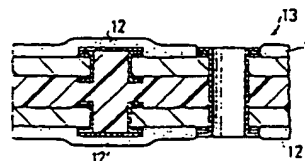
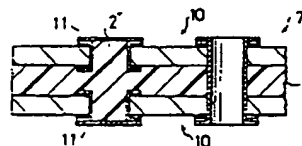
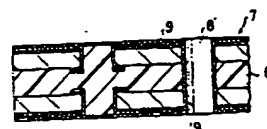
(11) Publication number: **03004595 A**(43) Date of publication of application: **10 . 01 . 91**(51) Int. Cl. **H05K 3/46**(21) Application number: **01139922**(22) Date of filing: **01 . 06 . 89**(71) Applicant: **TANAKA KIKINZOKU KOGYO KK**(72) Inventor: **OZAKI TAKENAO
KADOMURA NORIYUKI****(54) MANUFACTURE OF BLIND THROUGH-HOLE
MULTILAYERED BOARD**

COPYRIGHT: (C)1991,JPO&Japio

(57) Abstract:

PURPOSE: To prevent the separation and the bulging of solder resist in an after heating process by a method wherein a laminar board is dried up before solder resist is applied onto both sides of the laminar board.

CONSTITUTION: A through-hole is provided to a board provided with copper foils on both sides, a pattern 10 is formed on a copper plating 9 provided to both the sides of a laminated board 7 through etching respectively, and a land 11 is formed on the opening edge of a copper-plated blind through-hole 2". Then, the laminated board 7 is dried up at a temperature of 90-150°C for 30-90 minutes to enable moisture content of the through hole 2" and other volatile and moisture content contained in the board 7 to evaporate. Thereafter, solder resist 12 of thermosetting epoxy resin is applied onto both sides of the laminated board 7 to form a blind through-hole four-layered board 13. By this setup, solder resist is protected against separation and bulging in an after heating process.



⑫ 公開特許公報(A) 平3-4595

⑬ Int. Cl.⁹

識別記号

庁内整理番号

⑭ 公開 平成3年(1991)1月10日

H 05 K 3/48

N

7039-5E

審査請求 未請求 請求項の数 1 (全3頁)

⑮ 発明の名称 ブラインドスルホール多層基板の製造方法

⑯ 特 願 平1-139922

⑰ 出 願 平1(1989)6月1日

⑱ 発 明 者 尾 崎 武 尚 山形県鶴岡市宝田1丁目15番68 田中貴金属工業株式会社
鶴岡工場内⑲ 発 明 者 門 村 則 幸 山形県鶴岡市宝田1丁目15番68 田中貴金属工業株式会社
鶴岡工場内⑳ 出 願 人 田中貴金属工業株式会 東京都中央区日本橋茅場町2丁目6番6号
社

明 細 書

1. 発明の名称

ブラインドスルホール多層基板の製造方法

2. 特許請求の範囲

1. 基板に穴明けして貫通孔を形成した後両面及び貫通孔に銅めっきを施してスルホールを形成し、次に一面にエッチングによりパターンを形成すると共にスルホールの開口縁にランドを形成し、次いでこの基板のパターン側を対向させ樹脂を介して積層し且つスルホールに樹脂を充填し、次にこの積層板に穴明けして貫通孔を形成した後両面及び貫通孔に銅めっきを施してスルホールを形成し、次に両面にエッチングによりパターンを形成すると共に銅めっきしたブラインドスルホールの開口縁にランドを形成し、然る後積層板の両面にソルダーレジストを塗布乾燥するブラインドスルホール多層基板の製造方法に於いて、前記積層板の両面にソルダーレジストを塗布する最終工程の前にベーキングを行うことを特徴とするブラインドスルホール多層基板の製造方法。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、ブラインドスルホール多層基板の製造方法の改良に関する。

(従来の技術)

従来、ブラインドスルホール多層基板、例えばブラインド四層基板を作るには、第1図に示す如く両面に銅箔1aの接合された基板1に穴明けして貫通孔2を形成した後、第2図に示す如く両面及び貫通孔2に銅めっき3を施してスルホール2'を形成し、次に第3図に示す如く一面にエッチングによりパターン4を形成すると共にスルホール2'の開口縁にランド5を形成し、次いでこの基板を二枚第4図に示す如くパターン4側を対向させてガラスエポキシ、BTレジン、ポリイミド、その他いずれかの樹脂6を介して積層し且つスルホール2'に樹脂6を充填し、次にこの積層板7に第5図に示す如く穴明けして貫通孔8を形成した後、第6図に示す如く両面及び貫通孔8に銅めっき9を施してスルホール8'を形成し、次に第

7図に示す如く両面にエッチングによりパターン10を形成すると共に銅めっきしたブラインドスルホール2'の開口縁にランド11を形成し、然る後積層板7の両面に第8図に示す如く熱硬化型エポキシ樹脂又は光硬化型エポキシ樹脂のいずれかより成るソルダーレジスト12を塗布して、ブラインドスルホール四層基板13を作っていた。

(発明が解決しようとする課題)

ところで、上記の製造方法では、銅めっき9を施した積層板7に第7図に示す如くパターン10、ランド11を形成した後、直ちに第8図に示す如くソルダーレジスト12を塗布しているため、その後ソルダーコーター、部品を載せた後の半田フロー、半田リフロー等の熱を加える工程があると、ブラインドスルホール2'の中にある水分、揮発分がガス化したり、基板中の水分がガス化したりする為、ソルダーレジスト12が割れたり、ふくれたりするものである。

そこで本発明は、ソルダーレジストの塗布後熱を加える工程があっても、ソルダーレジストが割

がれたりふくれたりしないようにしたブラインドスルホール多層基板の製造方法を提供しようとするものである。

(課題を解決するための手段)

上記課題を解決するための本発明のブラインドスルホール多層基板の製造方法は、前記従来のブラインドスルホール基板の製造方法に於いて、最終工程である積層板の両面にソルダーレジストを塗布する工程の前にベーキング(乾燥)を行うことを特徴とするものである。

(作用)

上述の如く本発明のブラインドスルホール多層基板の製造方法は、積層板の両面にソルダーレジストを塗布する工程の前にベーキング(乾燥)を行うので、ブラインドスルホールの水分、その他の揮発分及び基板中の水分が蒸発する。従って、積層板の表面にソルダーレジストを塗布した後、ソルダーコーター、部品を載せた後の半田フロー、半田リフロー等の熱を加える工程があっても、ソルダーレジストが割れたり、ふくれたりするこ

とが無いものである。

(実施例)

本発明のブラインドスルホール多層基板の製造方法の実施例を説明する。本発明のブラインドスルホール多層基板の製造方法は、第1図に示す如く両面に銅箔1aの接合された基板1に穴明けして貫通孔2を形成してから第7図に示す如く積層板7の両面の銅めっき9にエッチングによりパターン10を形成すると共に銅めっきしたブラインドスルホール2'の開口縁にランド11を形成する迄の工程が従来の製造方法と等しいのでその説明を省略する。

さて本発明のブラインドスルホール多層基板の製造方法の実施例は、前述の第7図に示す工程を終えた後、積層板7を90～150℃で30～90分間、本例では130℃、60分間ベーキング(乾燥)を行って、ブラインドスルホール2'の水分、その他の揮発分及び基板中の水分を蒸発させる。然る後第8図に示す如く熱硬化型エポキシ樹脂(又は光硬化型エポキシ樹脂)より成るソルダーレジスト

12を積層板7の両面に塗布して、ブラインドスルホール四層基板13を作った。

こうして作ったブラインドスルホール四層基板13を、その後ソルダーコーターの為熱を加え、さらに部品を載せた後半田フローのため熱を加えたが、ソルダーレジスト12は割れたり、ふくれたりすることが無かった。

(発明の効果)

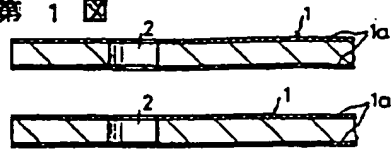
以上の説明で判るように本発明のブラインドスルホール多層基板の製造方法によれば、ソルダーレジストの塗布前にブラインドスルホールの水分や揮発分及び基板中の水分等が除去されるので、ソルダーレジストを塗布してブラインドスルホール多層基板を作った後で、熱の加わる工程があってもソルダーレジストが割れたり、ふくれたりすることが無いものである。

4. 図面の簡単な説明

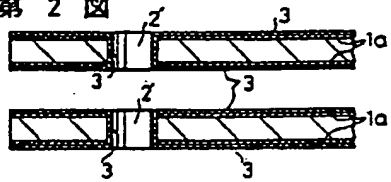
第1図乃至第8図はブラインドスルホール四層基板の製造方法の工程を示す図である。

出願人 田中貴金属工業株式会社

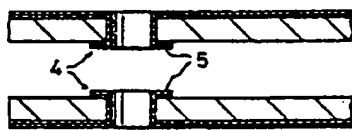
第 1 図



第 2 図



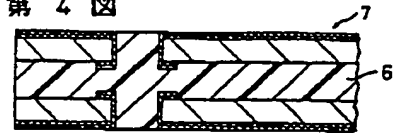
第 3 図



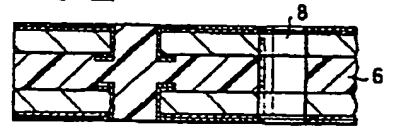
1…基板
1a…銅箔
2…貫通孔
2'…スルホール

3…銅めっき
4…パターン
5…ランド

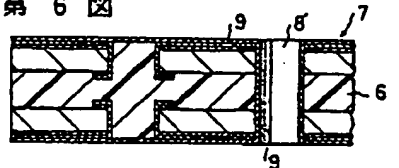
第 4 図



第 5 図

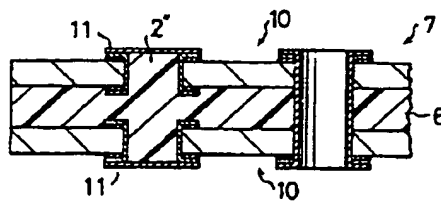


第 6 図

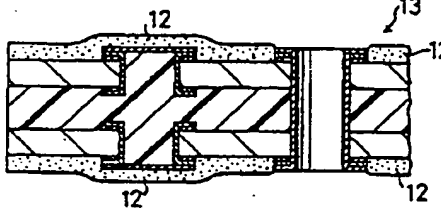


6…樹脂
7…積層板
8…貫通孔
8'…スルホール
9…銅めっき

第 7 図



第 8 図



2'…フラインドスルホール
6…樹脂
7…積層板
10…パターン
11…ランド
12…ソルダーレジスト
13…フラインドスルホール四層基板